

7. Comparación de las características CMOS y TTL

Tecnología	CMOS			TTL			
	Puerta de Silicio	Puerta de Metal	Estandar	Schottky bajo consumo	Schottky	Schottky avanzada bajo consumo	Schottky avanzada
Serie de dispositivo	74HC	4000	74	74LS	74S	74ALS	74AS
Disipación de potencia (mW/puerta)							
Estática	0.0000025	0.001	10	2	19	1	8.50
A 100 kHz	0.17	0.1	10	2	19	1	8.5
Tiempo de retardo de propagación (ns) ($C_L = 15\text{pF}$)	8	50	10	10	3	4	1.5
Frecuencia máxima de reloj ($C_L = 15\text{pF}$)	40	12	35	40	125	70	200
Producto velocidad-potencia (pJ)	1.4	11	100	20	57	4	13
Excitación de salida I_{OL} (mA) ($V_0 = 0.4\text{V}$)	4	106	16	8	20	8	20
Fan-Out							
Carga LS	10	4	40	20	50	20	50
Misma serie	*	*	10	20	20	20	40
Corriente de entrada máxima I_{IL} (mA) ($V_i = 0.4$)	± 0.001	-0.001	-1.6	-0.4	-2.0	-0.1	-0.5

Tabla 1