7. CMOS ETA TTL ezaugarrien arteko konparazio-taula

	CMOS		TTL				
Teknologia	Siliziozko atea	Metalezko atea	Estandarra	Schottky kontsumo baxua	Schottky	Schottky aurrerafua kontsumo baxua	Schottky aurrerafua
Gailuaren seriea	74HC	4000	74	74LS	74S	74ALS	74AS
Potentziaren dispazioa (mW/atea)							
Estatikoa	0.0000025	0.001	10	2	19	1	8.50
100 kHz-tara	0.17	0.1	10	2	19	1	8.5
Hedapenaren atzerapen denbora (ns) (CL = 15pF)	8	50	10	10	3	4	1.5
Erlojuaren maiztasun maximoa (CL = 15pF)	40	12	35	40	125	70	200
Potentzia-abiadura biderketa (pJ)	1.4	11	100	20	57	4	13
Irteerako kitzikapena IOL (mA) (V0 = 0.4V)	4	106	16	8	20	8	20
Fan-Out							
Karga LS	10	4	40	20	50	20	50
Serie berekoa	*	*	10	20	20	20	40
Sarerako korronte maximoa IIL (mA) (Vi = 0.4)	± 0.001	-0.001	-1.6	-0.4	-2.0	-0.1	-0.5