

Arquitectura de Computadores I

Buses 4: síncrono/semisíncrono + cálculos

En la Figuras (a) y (b) muestran dos ciclos de bus distintos para realizar una lectura en memoria. Para el caso (a) la frecuencia de reloj es de 16 MHz y para el caso (b) de 32 MHz.

- ¿Qué tipo de protocolo sigue cada cronograma? Explica las diferencias entre ambos.
- ¿Cuál es el ancho de banda en el caso (a)?
- Queremos instalar en el sistema una memoria con un tiempo de respuesta de 250ns. ¿Qué protocolo utilizarías?
- Si el tiempo de respuesta de la memoria es de 50 ns, ¿qué protocolo es más eficiente para transferir datos de 16 bits? Justifica tus respuestas.

