



Arquitectura de Computadores I

Aritméticos 2

Sumadores rápidos: *Carry Select*

Dibuja el esquema de un *Carry-Select* de 12 bits utilizando bloques de 4 bits. Indica cómo se realiza en ese sumador la suma de los siguientes números: $Z1 = EA3_H$, $Z2 = 15D_H$. ¿Cuál es el retraso en este caso? ¿Y en el peor de los casos? ¿Cuál sería el retraso de un sumador RCA de 12 bits al sumar esos dos números? Justifica tus respuestas.