



Konputagailuen Arkitektura I

Aritmetikoak 2

Batugailu azkarrak: *Carry Select*

Irudika ezazu 4 biteko blokeak erabiltzen dituen 12 biteko *Carry-Select* batugailu baten eskema. Adieraz ezazu nola egiten den batugailu horretan bi zenbaki hauen batuketa: $Z1 = EA3_H$, $Z2 = 15D_H$. Zenbatekoa da atzerapena kasu honetan? Eta kasurik txarrean? Eta zenbateko atzerapena izango luke 12 biteko RCA batugailuak bi zenbaki horiek batzean? Justifika itzazu zure erantzunak.