



## Konputagailuen Arkitektura I

### Aritmetikoak 1: RCA serie batugailua

Serie batugailu batean (RCA, CPA) bi zenbaki arrunt hauek batzen dira,  $S = A + B$  izanik:

$$\begin{array}{r}
 A: \quad 01111011 \\
 B: \quad 00110101 \\
 \hline
 S: \quad 10110000
 \end{array}$$

Bete ezazu hurrengo taula: bertan adierazi behar dituzu  $2\Delta$  denbora-tarteetan sortzen diren emaitza partzialak, baturak zein bururakoak.

Kasu konkretu honetarako, zein da batugailuaren atzerapena?

Kontuan izan  $A_i$  eta  $B_i$  bitak batzean  $S_i$  eta  $C_{i+1}$  lortzen direla (hala,  $A_0 + B_0 = S_0$ , eta  $C_1$ , hurrengo bitetara doan bururakoa; hurrengo bitetan:  $C_1 + A_1 + B_1 = S_1$ , eta  $C_2$  bururako, etab.).

	S7 S6 S5 S4 S3 S2 S1 S0	C8 C7 C6 C5 C4 C3 C2 C1
<b>2Δ</b>		
<b>4Δ</b>		
<b>6Δ</b>		
<b>8Δ</b>		
<b>10Δ</b>		
<b>12Δ</b>		
<b>14Δ</b>		
<b>16Δ</b>		